

(11) Publication number:

63-266754

(43) Date of publication of application: 02.11.1988

(51)Int.CI.

H01J 37/28 GO1N 23/04 H01J 37/20 H01J 37/244 H01L 21/66 // H01L 21/30

(21)Application number: 62-100084

(71)Applicant: HITACHI LTD

(22)Date of filing:

24.04.1987

(72)Inventor: KOSHISHIBA HIROYA

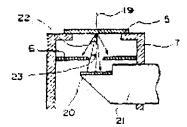
FUSHIMI SATOSHI NAKAGAWA YASUO

(54) PATTERN DETECTING DEVICE USING SCAN TRANSPARENT ELECTRON MICROSCOPE

(57)Abstract:

PURPOSE: To perform an inspection at a high speed by detecting both the electrons scattered by a pattern and the electrons scattered by a substrate.

CONSTITUTION: An electron beam 19 from an electron gun scans on a mask 5 to be inspected with a deflecting coil group and enters and is scattered. When the beam is restricted to the optimum detection angle 23 with an injection orifice 6 and reaches on a scintillator 20, electrons are converted into the light and converted into the electric signal via a light guide 21. In this case, electrons are restricted with the orifice 6 so that the scattering angles 22, 23 on the scintillator 20 are made equal and set to about 5° W25° optimum to the accelerating voltage of electrons and the constitution of the mask 5, thus the detection contrast can be made maximum when detected by an electron beam detector. The angle 23 can be set to 5° W25°, i.e., about 101 rad larger than about 104 rad used in the past, the ratio of the detected electrons among the electrons radiated to the scintillator 20 is increased. An inspection can be thereby performed at a high speed.





(11) Publication number:

63266754 A

Generated Document

PATENT ABSTRACTS OF JAPAN

(21) Application number: **62100084**

(51) Intl. Cl.: H01J 37/28 G01N 23/04 H01J 37/20 H01J

37/244 H01L 21/66

(22) Application date: 24.04.87

(30) Priority:

(43) Date of application

publication:

02.11.88

(84) Designated contracting

states:

(71) Applicant: HITACHI LTD

(72) Inventor: KOSHISHIBA HIROYA

FUSHIMI SATOSHI NAKAGAWA YASUO

(74) Representative:

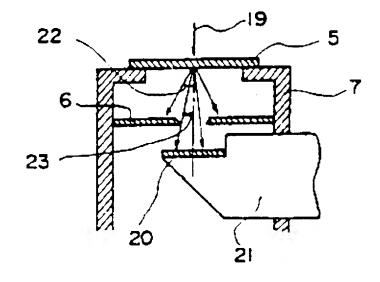
(54) PATTERN DETECTING DEVICE USING SCAN TRANSPARENT ELECTRON MICROSCOPE

(57) Abstract:

PURPOSE: To perform an inspection at a high speed by detecting both the electrons scattered by a pattern and the electrons scattered by a substrate.

CONSTITUTION: An electron beam 19 from an electron gun scans on a mask 5 to be inspected with a deflecting coil group and enters and is scattered. When the beam is restricted to the optimum detection angle 23 with an injection orifice 6 and reaches on a scintillator 20, electrons are converted into the light and converted into the electric signal via a light guide 21. In this case, electrons are restricted with the orifice 6 so that the scattering angles 22, 23 on the scintillator 20 are made equal and set to about 5°W25° optimum to the accelerating voltage of electrons and the constitution of the mask 5, thus the detection contrast can be made maximum when detected by an electron beam detector. The angle 23 can be set to 5°W25°, i.e., about 101 rad larger than about 104 rad used in the past, the ratio of the detected electrons among the electrons radiated to the scintillator 20 is increased. An inspection can be thereby performed at a high speed.

COPYRIGHT: (C)1988,JPO&Japio



⑲ 日本国特許庁(JP)

⑫ 公 開 特 許 公 報 (A) 昭63-266754

@Int_Cl_4		識別記号	庁内整理番号		43公開	昭和63年(19	988)11月2日
H 01 J G 01 N H 01 J			A - 7013 - 5C 2122 - 2G D - 7013 - 5C				
H 01 L	37/244 21/66		7013-5C J-6851-5F C-6851-5F				
// H 01 L	21/30	301	$\tilde{V} - 7376 - 5F$	審查請求	未請求	発明の数 1	(全6頁)

②発明の名称 走査透過電子顕微鏡によるパターン検出装置

②特 顋 昭62-100084

20出 願 昭62(1987) 4月24日

⑫発 明 者 越 柴 洋 哉 神奈川県横浜市戸塚区吉田町292番地 株式会社日立製作 所生産技術研究所内 智 神奈川県横浜市戸塚区吉田町292番地 株式会社日立製作

⑫発 明 者 中 川 泰 夫 神奈川県横浜市戸塚区吉田町292番地 株式会社日立製作 所生産技術研究所内

⑪出 頭 人 株式会社日立製作所 東京都千代田区神田駿河台4丁目6番地

30代 理 人 并理士 秋本 正実

明 細 書

/ . 発明の名称

走査透過電子顕微鏡によるパターン検出装置

2 、 特許請求の範囲

- 2 上記検出手段は、特定の飲品角の電子のみを 選択的に検出する選択手段を備えたことを特徴 とする時許額求の範囲第1項配数の走査透過電 子類微銀によるパターン検出装置。
- 3 上記選択手段は、絞りによつて構成したこと

を特徴とする特許精求の範囲第2項記載の走査 済満電子顕微鏡によるパターン検出基礎。

4. 電子を発生し、加速する電子級と、加速され た電子線を集束させる収束レンズ群と、電子線 を被検査物上で走査させる偏向手段と、被検査 物を透過した電子額内、被検査物のパターンで 散乱した電子及び被検査物の落板で散乱した電 子を検出して映像信号に変換する検出手段と、 上記偏向手段の偏向信号に同期して上記検出手 段からの上記映像信号を取り込み、被検査物の パターンを認識する認識手段と、上記被検査物 を厳崖し、2次元的にステップ・アンド・レビ ートして移動できるように構成したXYステー ジと、基準パターンデータを記述した記録手段 と、上紀XYステージをステップ・アンド・レ ピートして移動させて停止させる毎に、上配総 撤手段で待られる傾向領域の基準パターンデー タを上記記憶手段から競出して上記認識手段から 得られる認識信号と比較して欠陥を検出する比 数学段とを構えたことを特徴とする走査透過電 子原微鏡によるパターン検出装電。

3、発明の詳細な説明

[重集上の利用分野]

本発明は半導体累子などの製造のさいに使用されるマスクに形成された回路パターンとくにX額リックラフィに使用されるマスクに形成された回路パターンの検査に好適な走査透過電子顕微鏡によるパターン検出装置に関する。

【従来の技術】

従来より機能を構造を検出する姿態として走査 透過電子製機像(STEM)が使用されている。 STEM には、例えばマイクロビームアナリシス第 199 貝から第 206 頁において論じられているよう に、明視野像、暗視野像、 Z - コントラスト法、 元素像の結像法がある。

明視野像は、検出器の開き角を 10⁻⁴ rad 程度と し散乱していない電子を検出するものである。 基 板より、パターンで電子は散乱されやすいため、 パターンが暗く検出される。

暗視野像は、被検査物で散乱した電子のみを検

子が被検査物内で散乱される場合において、被検 査物のパメーンを高コントラストに検出し、高速 の外観検査を可能とする走査透過電子振微鏡によ るパメーン検出装置を提供することにある。

[問題点を解決するための手段]

上記目的は、被検査物を透過した電子を広範囲に検出する即ちパターンで散乱した電子かよび基板で散乱した電子を共に検出し、パターンで散乱した電子の散乱角分布と基板で散乱した電子の散乱角分布の違いでコントラストを得ることにより違反される。

[作用]

第 5 図にパターン及び基板における電子の散乱 角分布を示す。電子は基板よりパターンで大きく 散乱される。以下とのパターンおよび基板におけ る電子の散乱角分布の違いを利用してパターンを 良好なコントラストで検出する方法を述べる。検 出器で散乱角が〇~母までの電子線を検出する (以下、検出角が母と言う)ときその検出信号は 散乱分布曲線を〇から母まで積分した値、即ちパ

出する方法である。パターンで散乱した電子を検 出するため、パターンが明るく検出される。

2 ~ コントラスト法は、散乱した電子と散乱されなかつた電子をそれぞれ別々に検出してその検出信号の比から原子 号に依存したコントラストを待るものである。パターンを構成する元素と基板を構成する元素のそれぞれの原子番号の比でコントラストが与えられる。

元素像は、電子が接検査物中で失なつたエネル ギーの分布を検出するものである。特定のエネル ギー損失値をもつ元素を検出できる。

[発明が解決しようとする問題点]

上配の STEM の結像法は、厚さが 1 Am程度以下の薄い被検査物に対しては、被検査物内で一部の電子は散乱されないので良好なコントラストを得るが、厚さが1 Am 程度以上の厚い被検査物に対しては、被検査物内で大部分の電子が散乱されるため良好なコントラストで像を得られないという問題があつた。

本発明の目的は、被検査物が厚く、大部分の電

メーンの検出信号は曲線 OB'A と直線 OA'と直線 AA'とで囲まれた面積となり、 基板の検出信号は 曲線 OBA と直線 OA'と直線 AA'とで囲まれた面積 となる。このときのコントラストは、 基板の検出 信号とパターンの検出信号との差即ち曲線 OBA と 曲線 OB'A とで囲まれた面積に相当する。

以上の結果から検出角が θ の ときコントラストが最大となることがわかつた。故に 散乱角が 0 ~ θ の電子を検出することでパターンを良好なコントラストで検出できる。

次に検出角の具体例を述べる。被検査物としてX級の光用マスクを考えたとき、モンテカルルターンを通り得たがは、大力を無関ないでは、大力を無関ないでは、大力を無関ないでは、大力を表現の動画を無ななりに、、 X級の形面を無ななりに、 X級の形面を無ななりに、 X級の形面を無ななりに、 X級の形面を無ななりに、 X級を活過したよい物質から成るパターン25を有し、場合によってはパターン25を保護する目的で表面をポ

リイミドの薄膜26で優つている。第4図のシミュコレーションは基板が 2mm 厚の B N と 3mm 厚のAuで オミドの復居であり、パターンが 1mm 厚のAuである X 線螺光用マスク(以下 B N 系 X 線 マスクと 略 す)かまな が 2mm 厚の SiN でありパターンが 0.75 mm 厚の Ta である X 線螺光用マスク(以下 SiN 系 X 線 マスクと略す)について、それぞれが リイミド保護 厚厚さ 2mm と 0.5 mm としたともれが いて行なった。第4図から明らかなようにコントラストが最大となる検出角のは 0.2 rad 程度であり、とれば従来の STEM の検出角に比べ存し、加速電圧が高いとのは小さくなり、低いとのは大きである。

また、検出信号の SIN はコントラストの向上に ともない改善され、本発明により従来に比較して 10万至 100 倍程度向上することを確かめた。 【実施例】

以下、本発明の一実施例を示す第1図かよび第 2 図について説明する。

なるような最適検出角を得るために前配射出較り 6 で制御限されとれを前に電子継検出器 8 で検出 するとともに検出信号を待る。

前記試料台 7 は、前記 X Y ステージ 9 上に固定され、上面に保持する前記被検査マスク 5 と、前記 X Y ステージ 9 との間に前記射出校 9 6 かよび電子線検出部 8 を配置し、前記被検査マスク 5 を透過した電子が通過し 9 るように穴 7 a を形成している。

前記射出校り6 は通過する電子の散乱角を5.乃至 25 以下に制限するため、射出校り径を可変にするか、校り径の異なる数種類を用意して交換可能にするかあるいは、上下方向に移動可能に形成されている。なお、前記射出校り6 を設けずに前記電子線検出器8の検出面の大きさあるいは検出面と、前記被検査マスク5 との距離をコントロールして境通の検出角を待るようにすることも可能である。

前記電子服製出器 8 は、第 2 図に示すように、シンチレータ 20 と、ライドガイド 21 と、光電子増

第1図に示すように本発明によるパターン欠陥 検査装置は電子鉄1と、コンデンサレンズ群2と、 対物レンズ3と、ピーム偏向コイル群4と、被検 査マスク5と、試料台7と、射出絞り6と、電子 破検出部8と、XYステージ9と、試料窗10と、 偏向制御装置11と、増幅部12と、設計データ説出 装置13と、パターン発生器14と、比較回路15と、 欠降判定回路16と、XYステージ制御装置17と、 タイミング制御装置18とから構成されている。

前記電子鉄1から発生する電子級19はコンデンサ群2かよび対物レンズ3によつて被検査マスク5上にスポット状に収束される。この場合の電子の加速電圧は被検査マスク5を透過しりるのに十分を程高く、かつスポット径は検出しようとする大路の大きさと同等かそれに下になるように設定されている。

また前記電子報19は偏向制御装置11により駆動される偏向コイル群4により前記被検査マスク5上を2次元に走査され、前記被検査マスク5を透過した電子は、検出信号のコントラストが最大と

幅管(図示せず)とを有し、前記電子級19が前記被検査マスク5に入射して散逸し、前記射出絞り6で規定される検出角23以下に制限された散乱角22でシンチレータ20に達したとき、電子を光に変換し、ライドガイド21を伝わつて前配光電子場場管で電気信号に変換されるように形成されて対射が、これに限定されるものでなく、たとえば放射がを検出する半導体検出器などを使用するも可能である。

また前配検出角23 は、電子の加速電圧、被検査マスク5の構成により検出コントラストが最大になる最大値は異なるが、5°乃至25°程度が最適である。

前配増幅器 12 は前配電子線検出器 8 からの電子信号を適当なレベルに増幅して前配比較回路 15 に出力するように形成されている。

前記比較回路15 は、記憶手段13から遊離パターンデータが統み出すと共にパターン発生器14から発生する基準パターン信号のデータ取得時の位置台せ誤差を前記増幅器12からの超速信号と位置合

せ行なりとともに両者の画像の不一数部分を出力するように形成されている。この場合、前配増幅器12からの認識信号と前記パターン発生器14からの基準パターンデータとを比較する方法は、2値面像比較なよび震災画像比較などが使用される。

前記欠陥判定回路16 は、前記比較回路15からの不一致信号のうち、不一致部分が許容値以上の大きさのもののみを検出して欠陥と判定するように形成されている。

されて電子線検出器 8 の シンチレータ 20 上に連すると、電子が光に変換し、ライドガイド21 を伝わって光電子増幅管で光が循電気信号に変換される。

との場合、前記被検査マスク5から前記電子離検出器8のシンチレータ20上に散乱する散乱角22 および前記シンチレータ20で検出する検出角23を同一し、かつその角度を電子の加速電圧および複検査マスク5の神成に最適な57万至25°程度になるので、前記電子を検出するととができるので、前記シンチレータ20の最適検出角204 rad 程度に比較して桁違いに大きいがあるととができるので、前記シンチレータ20に無射した電子のうち、検出する電子の割合を増加するととができる。

したがつて、前記電子線検出器 8 からの管気信号の S/N 比を従来に比較して10 万至 100 倍程度まで改善することができ、これによつて前記電子

りるよりに形成されている。

前記XYステージ制御装置17 は、前記電子級が 前記被検査マスク5上の偏向可能な領域(約0.1~ 0.2 m 程度)の検査を終了したとき、前記タイミ ング制御装置18の指令により前記XYステージ9 を駆動して前記被検査マスク5をその偏向領域に 隣接した位置まで所定の間隔(約0.1~0.2 m程度) で移行させて停止させる。このように偏向領域毎 比較手段で認識信号と基準パターンデータとを比 較し、XYテーブルのステップアンドリピートを 繰返し、前記被検査マスク5の全面を検査する。

本発明によるパターン欠陥検査装置は、前記の 如く病成されているから、つぎにその動作につい て説明する。

電子鉄1からの電子額19は、コンデンサ群2かよび対物レンズ3によつて被検査マスク5上にスポット状に収束されるが、このとき、偏向制御装置11により駆動される偏向コイル群4により電子額19が被検査マスク5上に走査されなが5入射して散乱し、射出絞り6により最適検出角23に制限

譲検出器 8 の検出速度を高速化することができる。 このように検出速度を高速化された前配電子線 検出器 8 からの電気信号は、増級器 12で通当なレ ベルに増幅されて比較回路 15に出力される。

一方、タイマング制御装置18からの指令により 設計データ脱出装置13から読出したマスク設計デ ータをもとにベターン発生器14から欠陥のため間が ターン信号を前配増幅器12からの電気信号と同時 15に出力する。比較回路15に出力する。比較回路15に出力する。比較回路15に出力する。比較回路16に高 前配の両信号の位置合せを行なりとと略に両出 市像の不一致部分の信号を欠陥判定回路16にのの すると、欠陥判定回路16に前記比較回路からの すると、欠陥判定回路16に前記比較回路からで検 出して欠陥と判定する。

しかるのち、前記電子級が前記被検査マスク5 上を定査しりる領域のパターンの検査を終了する と、前記タイミング調御装置18の指令によりXY ステージ制御装置17が駆動し、前記XYステージ 9が前記被検査マスク5をその未検査領域まで走 査し、以下前記の動作を練返して前記被検査マス ク5の全面を検査する。

[発明の効果]

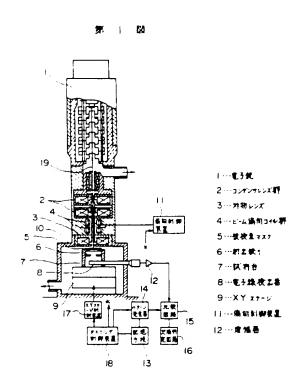
本発明によれば、X線線光用マスクの回路パターン検査等にかいて高コントラストでパターンの検出を行なりことができ、かつ検出信号のS/N比を格取(10万至100倍程度)に向上することができるので、パターン検査を高速化することができる。

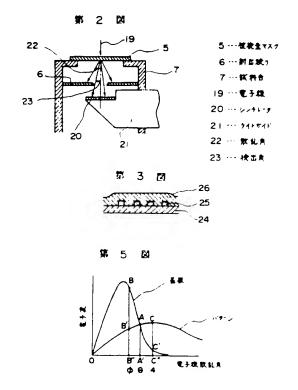
4.図面の簡単な説明

1 …電子鉄、 2 …コンデンサレンズ群、 3 …対物レンズ、 4 …ビーム偏向コイル群、 5 …被検査マスク、 6 …射出数 9、 7 …試料台、 8 …電子離検出器、 9 … X Y ステージ、 10 …試料室、 11 …偏向制御装置、 12 …增幅器、 13 …設計データ駅出資

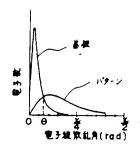
戦、14 ・・・パターン発生器、15 ・・・比較回路、16 ・・・欠 強制定回路、17 ・・・ X Y ステージ制御装置、18 ・・・ メ イミング制御装置、19 ・・・電子展。

代理人 弁理士 秋 本 正 実

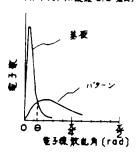




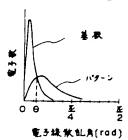
(G) BN系X 株マスク (ポリイとF 保護菓 2 ****)



(b) BNネX 娘ャx1 (ポリ4tド朱後悪 0.5 _{Alm})



(c) SIN系X 綾 727 {ホワイtド 珠暖蔵 2.4m)



(d) SiN未X線マスク (ポリイセド系電膜 0,5 ****)

